

수신자: 한양대학교 컴퓨터·소프트웨어학과 대학원 담당자 귀하



케이던스코리아(유)

경기도 성남시 분당구 구미로 8 분당엠타워 5층 (Human Resources Department: T 82.31.728.3107 F 82.31.728.3087)

1. 인재 육성에 전념하시는 귀교의 무궁한 발전을 기원합니다.
2. 당사는 Cadence Design Systems, Inc. 의 한국 지사로써 삼성, SK Hynix, LG 등의 국내 주요 고객에게 Electronic Design Automation(EDA) 반도체 칩설계 기술 및 System Design Enablement (SDE) 시스템 설계 기술 등의 토탈솔루션 제공하고 있으며, 2014~2017 년 4 년 연속 대한민국 일하기 좋은 100 대기업 대상을 수상하였습니다.
3. 금번 Circuit Simulation Application Engineer 포지션으로 신입 인재를 채용 중이오니, 관련 하여 우수 인재를 모집할 수 있도록 협조 부탁드립니다.

■ 케이던스코리아(유) Circuit Simulation Application Engineer 신입 사원 채용

1. 접수 기간 : 2018 년 4 월 4 일 (수) ~ 4 월 18 일 (수)
2. 모집인원: 0 명
3. 제출 서류 : 자유 양식의 영문 이력서 및 자기소개서
4. 제출처 및 담당자
 - 영문 이력서 이메일 접수 (KR_HR@cadence.com) / 담당자 : 문소연 사원 (T 031.728.3107)
5. 회사 홈페이지: <http://www.cadence.com>
6. 지원 자격
 - Circuit simulation 관련 전공 석사 2018 년 졸업예정자 및 기 졸업자
 - Technical Preference
 - Experience with Cadence circuit simulation environment such as VSE (Virtuoso Schematic Editor), ADE(Analog Design Environment) with Spectre/APS circuit simulator and/or other spice simulators
 - Knowledge in Linux
 - Interpersonal / Cultural Preference
 - Good communication skills (Verbal/Non-verbal)
 - Customer focused mindset / Effective team player
 - Fast Learner – Technology savvy
 - Written/oral English communication skills
7. 업무 내용
 - Circuit Simulation Application Engineer works closely with our key customers to support their analog design and circuit simulation challenges, and provide technical knowledge to meet customer requirements including summary & sharing for internal report.
 - S/He will introduce Cadence Virtuoso products to our customers for product evaluation / benchmark and also will drive customer engagements using Cadence circuit simulator product to demonstrate our products' advantages at customer site.
 - S/He will play a key role bridging R&D and our customers to find the best solutions for our customers

케이던스코리아(유) 대표이사 제임스 해넷